



Universidade de Brasília

Faculdade de Tecnologia

Departamento de Engenharia Elétrica

**Pré-Projeto de Dissertação
(Mestrado Acadêmico)**

Autor

Área de concentração: Sua área

Linha de pesquisa: Sua linha

Tema: Seu tema

Orientador

Prof. Dr. Someone

Brasília

Ano

1 Introdução

Sua introdução

2 Justificativa

Sua justificativa

3 Objetivos

Seus objetivos

4 Metodologia

Sua metodologia

5 Plano de Trabalho

Seu plano de trabalho

6 Cronograma

A tabela 1 resume o cronograma de do atividades mestrado acadêmico.

Entregáveis	1º Sem.	2º Sem.	3º Sem.	4º Sem.
Revisão bibliográfica				
Obtenção de especificações				
Modelos em Verilog A/AMS				
Escolha das topologias				
Modelagem matemática				
Projeto dos circuitos CNTFET				
Projeto dos circuitos CNTFET				
Simulações mistas				
Extração de figuras de mérito e Parâmetros S				
Validação em cenários ideal e real				
Análise qualitativa do sistema				
Finalização da dissertação				

Tabela 1 – Cronograma de execução de atividades por semestre.